



Europäisches Patentamt **European Patent Office** Office européen des brevets



(1) Veröffentlichungsnummer: 0 630 176 A1

John Koy-oh fs

12

EUROPÄISCHE PATENTANMELDUNG

(21) Anmeldenummer: 94105838.0

Anmeldetag: 15.04.94

(1) Int. Cl.5: **H05K** 7/20, H01L 23/498, H01L 23/367

3 Priorität: 14.06.93 DE 9308842 U

43 Veröffentlichungstag der Anmeldung: 21.12.94 Patentblatt 94/51

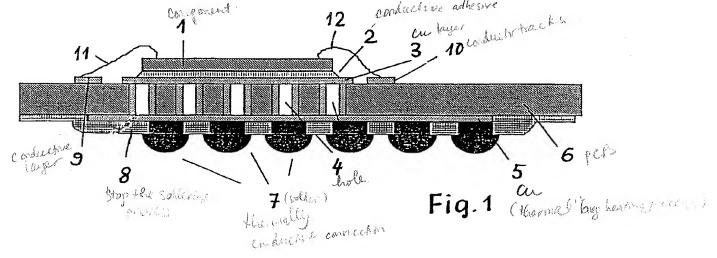
(A) Benannte Vertragsstaaten: AT DE ES FR

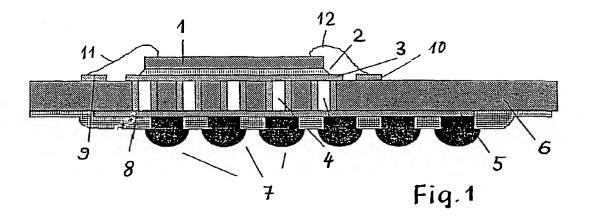
Anmelder: Blaupunkt-Werke GmbH Robert-Bosch-Strasse 200 D-31139 Hildeshelm (DE)

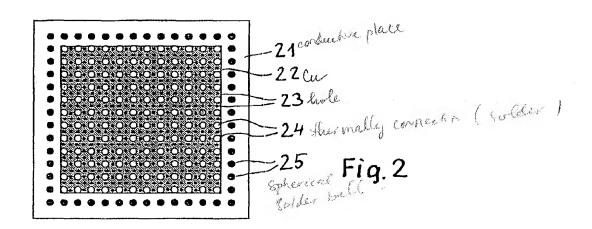
@ Erfinder: Dobers, Michael, Dr. Bernwardstrasse 31 D-31134 Hildesheim (DE) Erfinder: Seyffert, Martin, Dr. Karthäuserstrasse 1 D-31139 Hildesheim (DE)

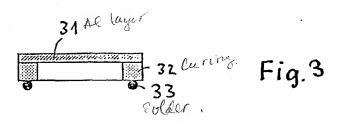
Elektrische Baugruppe.

(57) Bei einer elektrischen Baugruppe mit mindestens einem wärmeerzeugenden Bauelement, das auf einer Seite einer Leiterplatte angeordnet ist, deren andere Seite mit einer Haupt-Leiterplatte kontaktierbar ist, sind zusätzlich zu Leiterbahnen (10) und gegebenenfalls vorhandene Durchkontaktierungen, welche elektrische Verbindungen zwischen den Seiten der Leiterplatte (6) darstellen, auf beiden Seiten der Leiterplatte (6) Kupferschichten (3, 5, 22) vorgesehen, die mit Durchkontaktierungen (4, 23) untereinander verbunden sind. Die Kupferschicht (3) steht auf der einen Seite in thermisch leitender Verbindung mit dem Bauelement (1). Die Kupferschicht (5, 22) auf der anderen Seite weist Mittel (7, 24) zur thermisch leitenden Verbindung mit der Haupt-Leiterplatte auf.









Die zur Herstellung von Leiterplatten verwendeten Isolierstoffe haben eine geringe Wärmeleitfähigkeit, so daß die Abführung der durch die elektrische Verlustleistung in Bauelementen entstehende Wärme in elektrischen Schaltungen häufig Schwierigkeiten bereitet. Dieses gilt um so mehr, Je höher der Grad der Miniaturisierung ist, was insbesondere bei einigen Modul-Bauformen gegeben ist. So sind beispielsweise Module bekannt, deren Kontaktierung mit der Leiterplatte über eine flächige Anordnung von Lotkugeln erfolgt, die als "Ball Grid Array" oder auch "Solder Grid Array" bekannt sind. Ein Verfahren zur Herstellung von solchen Ball Grid Arrays ist in der Patentanmeldung P 43 16 007.7. der Anmelderin beschrieben.

Aufgabe der vorliegenden Erfindung ist es, eine elektrische Baugruppe (Modul) anzugeben, bei welcher eine gute Wärmeableitung zu einer Haupt-Leiterplatte möglich ist.

Diese Aufgabe wird erfindungsgemäß dadurch gelöst, daß zusätzlich zu Leiterbahnen und gegebenenfalls vorhandenen Durchkontaktlerungen, welche elektrische Verbindungen zwischen den Seiten der Leiterplatte darstellen, auf beiden Seiten der Leiterplatte Kupferschichten vorgesehen sind, die mit Durchkontaktlerungen untereinander verbunden sind, daß die Kupferschicht auf der einen Seite in thermisch leitender Verbindung mit dem Bauelement steht und daß die Kupferschicht auf der anderen Seite Mittel zur thermisch leitenden Verbindung mit der Haupt-Leiterplatte aufweist.

Die erfindungsgemäße Baugruppe hat den Vorteil, daß gegenüber einem herkömmlichen Modul mit thermisch isolierender Leiterplatte ein wesentlich geringerer Wärmewiderstand zwischen dem wärmeerzeugenden Bauelement und der Haupt-Leiterplatte vorliegt. Außerdem hat die erfindungsgemäße Baugruppe den Vorteil, daß die erfindungsgemäßen Maßnahmen mit den gleichen Verfahren verwirklicht werden wie die ohnehin erforderliche Herstellung von Leiterbahnen und Durchkontaktierungen.

Die Mittel zur thermisch leitenden Verbindung mit der Haupt-Leiterplatte können vielfältig ausgebildet sein. Besonders vorteilshaft ist jedoch, wenn die Mittel zur thermisch leitenden Verbindung mit der Haupt-Leiterplatte durch Lötung von Lotkugeln entstandene Lötstellen sind. Diese entstehen beispielsweise bei der Lötung eines Ball Grid Arrays.

Im Zusammenhang mit der vorliegenden Erfindung werden die Lotkugeln als Kugeln bezeichnet, auch wenn ihre Form beim fertigen Erzeugnls von der Kugelform abweicht.

Eine vorteilhafte Ausgestaltung der Erfindung besteht darin, daß die Kupferschichten die der Leiterplatte zugewandte Fläche des Bauelements im wesentlichen überdecken und daß die Durchkontaktierungen und die Mittel zur thermisch leitenden Verbindung mit der Haupt-Leiterplatte auf der überdeckten Fläche rasterförmig verteilt sind. Vorzugsweise ist dabei vorgesehen, daß Leiterbahnen, weitere Lotkugeln und weitere Durchkontaktierungen an den Rändern der überdeckten Fläche zur Verbindung des Bauelements mit der Haupt-Leiterplatte vorgesehen sind. Dabei ergibt sich eine bessere Wärmeableitung je enger und je zahlreicher die Durchkontaktierungen angeordnet sind.

Es ist jedoch im Rahmen der Erfindung auch möglich, elektrische Verbindungen innerhalb der vom Bauelement überdeckten Fläche vorzusehen beispielsweise, um Modulfläche einzusparen.

Eine weltere Verbesserung der Wärmeableitung kann gemäß einer Weiterbildung der Erfindung dadurch erfolgen, daß das Bauelement mit einer thermisch leitenden Kappe versehen ist, welche thermisch leitend mit der Kupferschicht auf der einen Seite der Leiterplatte verbunden ist.

Ausführungsbeispiele der Erfindung sind in der Zeichnung anhand mehrerer Figuren dargestellt und in der nachfolgenden Beschreibung näher erläutert. Es zeigt:

- Fig. 1 einen Querschnitt durch ein Ausführungsbeispiel,
- Fig. 2 eine Ansicht eines weiteren Ausführungsbeispiels von der der Haupt-Leiterplatte zugewandten Seite und
- Fig. 3 eine Kappe zur Verbesserung der Wärmeableitung.

Gleiche Teile sind in den Figuren mit gleichen Bezugszeichen versehen.

Bei dem in Fig. 1 dargestellten Ausführungsbeispiel ist ein wärmeerzeugender integrierter Schaltkreis 1 mit Hilfe eines thermischen Leitklebers 2 auf eine obere Kupferschicht 3 aufgeklebt, die mit Hilfe von Durchkontaktierungen 4 in thermischer Verbindung mit einer unteren Kupferschicht 5 steht. Dadurch erfolgt eine wesentlich bessere Wärmeableitung als durch das Trägermaterial der Leiterplatte 6 allein. Darüberhinaus trägt die Kupferschicht 3 zu einer gleichmäßigen Verteilung der Wärme über die gesamte Fläche des integrierten Schaltkreises 1 bei, so daß die einzelnen Durchkontaktierungen 4 in gleichem Maße zur Wärmeabfuhr beitragen. Außerdem wird dadurch eine Konzentration der Wärme an einer Stelle des integrierten Schaltkreises vermieden.

Zur Weiterleitung der Wärme an eine in Fig. 1 nicht dargestellte Haupt-Leiterplatte dienen Lotkugeln 7. Damit bei der Herstellung des erfindungsgemäßen Moduls das Lot gezielt aufgebracht wird und eine kugelförmige Struktur des Lotes entsteht,

10

20

25

35

40

50

ohne nicht gewünschte Stellen der Kupferschicht 5 zu benetzen, ist vor dem Lötvorgang ein Lötstopplack 8 aufgebracht worden. Die Leiterplatte 6 trägt ferner Leiterbahnen 9, 10, an welche über Bond-Drähte 11, 12 Kontakte des integrierten Schaltkreises angeschlossen sind.

Bei dem in Fig. 2 dargestellten Ausführungsbeispiel ist der größte Teil einer Leiterplatte 21 mit zwei gegenüberliegenden Kupferschichten versehen, von denen in Fig. 2 nur die untere Kupferschicht 22 sichtbar ist. Rasterförmig über die Fläche der Kupferschicht 22 verteilt sind Durchkontaktierungen 23, die in Fig. 2 als kleine schwarze Punkte dargestellt sind. Ebenfalls rasterförmig verteilt sind Lotkugeln 24, welche an sich nur die Aufgabe haben, Wärme einer Kupferschicht 22 auf die Haupt-Leiterplatte abzuleiten, jedoch auch zur mechanischen Fixierung der Leiterplatte auf der Haupt-Leiterplatte beitragen. Zur elektrischen Verbindung der in Fig. 2 nicht sichtbaren Bauelemente bzw. den entsprechenden Leiterbahnen auf der Leiterplatte 21 mit Leiterbahnen der Haupt-Leiterplatte sind weitere Lotkugeln 25 vorgesehen.

Fig. 3 zeigt einen Querschnitt durch eine Kappe, welche gleichzeitig als Schutz eines Bauelements und zur Wärmeableitung dient. Bei dem in Fig. 3 dargestellten Ausführungsbeispiel besteht die Kappe aus einer Aluminium-Scheibe 31 und einem galvanisch-verkupferten Ring 32 aus einem Kunststoff, beispielsweise aus glasfaserverstärktem Epoxid. An der Unterseite des Ringes befinden sich Lotkugeln 33, die zur Befestigung und zur Wärmeableitung vom Ring 32 bzw. der Kappe dienen.

Patentansprüche

- Elektrische Baugruppe mit mindestens einem wärmeerzeugenden Bauelement, das auf einer Seite einer Leiterplatte angeordnet ist, deren andere Seite mit einer Haupt-Leiterplatte kontaktierbar ist, dadurch gekennzeichnet, daß zusätzlich zu Leiterbahnen (10) und gegebenenfalls vorhandene Durchkontaktierungen, welche elektrische Verbindungen zwischen den Seiten der Leiterplatte (6) darstellen, auf beiden Seiten der Leiterplatte (6) Kupferschichten (3, 5, 22) vorgesehen sind, die mit Durchkontaktierungen (4, 23) untereinander verbunden sind, daß die Kupferschicht (3) auf der einen Seite in thermisch leitender Verbindung mit dem Bauelement (1) steht und daß die Kupferschicht (5, 22) auf der anderen Seite Mittel (7, 24) zur thermisch leitenden Verbindung mit der Haupt-Leiterplatte aufweist.
- Baugruppe nach Anspruch 1, dadurch gekennzeichnet, daß die Mittel zur thermisch leitenden

Verbindung mit der Haupt-Leiterplatte durch Lötung von Lotkugeln (7, 24) entstandene Lötstellen sind.

- 3. Baugruppe nach einem der Ansprüche 1 oder 2, dadurch gekennzeichnet, daß die Kupferschichten (3, 5, 22) die der Leiterplatte (6, 21) zugewandte Fläche des Bauelements (1) im wesentlichen überdecken und daß die Durchkontaktierungen (4, 23) und die Mittel (7, 24) zur thermisch leitenden Verbindung mit der Haupt-Leiterplatte auf der überdeckten Fläche rasterförmig verteilt sind.
- 4. Baugruppe nach Anspruch 3, dadurch gekennzeichnet, daß Leiterbahnen (9, 10), weitere Lotkugeln (25) und weitere Durchkontaktierungen an den Rändern der überdeckten Fläche zur Verbindung des Bauelements (1) mit der Haupt-Leiterplatte vorgesehen sind.
 - 5. Baugruppe nach einem der vorhergehenden Ansprüche, dadurch gekennzeichnet, daß das Bauelement mit einer thermisch leitenden Kappe (31, 32) versehen ist, welche thermisch leitend mit der Kupferschicht auf der einen Seite der Leiterplatte verbunden ist.

3



EUROPÄISCHER RECHERCHENBERICHT

Nummer der Anmeldung EP 94 10 5838

Kategorie	Kennzeichnung des Dokum der maßgebl	ents mit Angabe, soweit erforderlich, chen Teile	Betrifft Anspruch	KLASSIFIKATION DER ANMELDUNG (Int.CL5)
X	DE-A-41 07 312 (TE GMBH) * das ganze Dokume	2 (TELEFUNKEN ELECTRONIC		H05K7/20 H01L23/498 H01L23/367
X	IBM TECHNICAL DISCLOSURE BULLETIN., 8d.33, Nr.4, September 1990, NEW YORK US Seiten 403 ~ 404, XP000106478 'Thermal enhancement for a printed wiring board, thermal finger pad' * das ganze Dokument *		1,3	
A	DE-A-31 15 017 (BLAUPUNKT-WERKE GMBH) * das ganze Dokument * RESEARCH DISCLOSURE, Nr.332, Dezember 1991, HAVANT GB Seite 975, XP000274693 * Use of metal-column thermal interface for cooling semiconductor devices' * das ganze Dokument * PATENT ABSTRACTS OF JAPAN vol. 5, no. 171 (E-80) (843) 30. Oktober 1981 & JP-A-56 100 458 (NIPPON DENKI K.K.) 12. August 1981 * Zusammenfassung *		1	
A			2	
A			4	RECHERCHIERTE SACTIGEBIETE (Int.Cl.5) HO5K HO1L
والتواقع المناسخين			A STATE OF THE PARTY OF T	
Der vo	rliegende Recherchenbericht wur	de für alle Patentansprüche erstellt	1	
	Racherchemuri	Abachlubdatum der Rechercho	<u> </u>	Préfer
	DEN HAAG	22. September 19	94 Tou	ıssaint, F

- X: von besonderer Bedeutung allein betrachtet Y: von besonderer Bedeutung in Verbindung mit einer anderen Veröffentlichung derselben Kategorie A: technologischer Hintergrund O: nichtschriftliche Offenbarung P: Zwischen

- T: der Erfindung zugrunde liegende Theorien oder Gri E: älteres Patentdokument, das jedoch erst am oder nach dem Anmeldedatum veröffentlicht worden ist D: in der Anmeldung angeführtes Dokument L: aus andern Gründen angeführtes Dokument

- & : Mitglied der gleichen Patentfamilie, übereinstimmendes Dokument

EPO FORM LSGS 03.82 (POLCOS)

ĎΕ

End of Result Set

Generate Collection

308-1185 John Koylcheff

L14: Entry 1 of 1

File: EPAB

Dec 21, 1994

PUB-NO: EP000630176A1

DOCUMENT-IDENTIFIER: EP 630176 A1

TITLE: Electrical assembly.

PUBN-DATE: December 21, 1994

INVENTOR-INFORMATION:

NAME

COUNTRY

DOBERS, MICHAEL DR DE SEYFFERT, MARTIN DR DE

ASSIGNEE-INFORMATION:

NAME COUNTRY

BLAUPUNKT WERKE GMBH

APPL-NO: EP94105838

APPL-DATE: April 15, 1994

PRIORITY-DATA:

US-CL-CURRENT: <u>174/250</u>

INT-CL (IPC): HO5K 7/20; HO1L 23/498; HO1L 23/367

EUR-CL (EPC): H01L023/367; H01L023/498, H01L023/498, H01L023/498, H01L023/498, H05K007/20

ABSTRACT:

CHG DATE=19990617 STATUS=O> In the case of an electrical assembly having at least one component which produces heat and is arranged on one side of a printed circuit board whose other side can make contact with a main printed circuit board, copper layers (3, 5, 22) which can be connected to one another by means of through-plated holes (4, 23) are provided on both sides of the printed circuit board (6) in addition to conductor tracks (10) and possibly existing through-plated holes which represent electrical connections between the sides of the printed circuit board (6). The copper layer (3) on one side is thermally conductively connected to the component (1). The copper layer (5, 22) on the other side has means (7, 24) for thermally conductive connection to the

main printed circuit board.